



# Elektronik1 *Global Trigger Juli 2009 - 2010*

## PSB\_opt

- Firmware Entwicklung ← ←
- Testprogram innerhalb der bereits laufenden Test Cell
- Inbetriebnahme & Integration mit GCT Global Calorimeter Trigger

## TCS\_V2

*Konfiguration über VME-JTAG, mehr Testsignale auf Frontpanel*

- Bestückung ← ←
- Inbetriebnahme
- Integration in CMS

## GMT firmware & testprograms

- Cadence→Mentor: to be done Logic chips, MipIsoAU; **Done: IN-, SRT-, ROP chip** ← ←
- Einbindung der GMT Programme in Test Cell ← ←

## GT hardware & firmware maintenance

- Reparatur von Platinen
- Neue Versionen für beide GTFE chips, FDL und TCS Platine,
- Optimierung der Datenerfassung (Totzeit verringern ...)

## GT upgrade

- Erzeugung von DSP in Virtex5 chips *(Xilinx software...)* ← ←
- Aufbau einer MTCA Infrastruktur :
  - Crates, Crate Controller
  - Software & Firmware: embedded programming, Ethernet IP, .....
- Entwicklung einer ersten Platine, .....